

EN

Prof. Gianluca Palermo.

He received the M.S degree in Electronic Engineering, in 2002, and the Ph.D degree in Computer Engineering, in 2006, from Politecnico di Milano. He is currently an Associate Professor with tenure at Department of Electronics, Information and Bioengineering in the same University. Previously he was consultant engineer in the Low Power Design Group of AST - STMicroelectronics (Agrate, Italy) working on network on-chip and research assistant at the Advanced Learning and Research Institute (ALaRI) of the Università della Svizzera Italiana (Lugano, Switzerland). His research interests include design methodologies and architectures for Embedded and High Performance Computing systems, focusing on multi/many-cores architectures, approximate computing and application autotuning. He is an active member of the scientific community by regularly serving as PC-member of conferences and workshops, and as reviewer in all the top-level journals in his research field. He served as panel member and chair of the evaluation boards for science foundations such as Academy of Finland, reviewer for the French National Research Agency and Singapore Ministry of Education (MOE). He has continuous collaborations with several major companies, research centers and universities around the world. Since 2003, he published over 100 peer-reviewed papers including top-level conferences and journals (>2600 total citations and h-index of 27 according to Google Scholar).

IT

Prof. Gianluca Palermo.

Ha ricevuto la laurea in Ingegneria Elettronica nel 2002 e il Dottorato in Ingegneria dell'Informazione nel 2006, entrambe dal Politecnico di Milano. Attualmente è professore associato presso il Dipartimento di Elettronica, Informazione e Bioingegneria della stessa Università. Precedentemente è stato consulente presso il gruppo di Low-Power Design di STMicroelectronics (Agrate, Italia) e ricercatore presso ALaRI (Advanced Learning and Research Institute) dell'Università della Svizzera Italiana (Lugano, Svizzera). I suoi interessi di ricerca includono metodologie di progetto e architetture per sistemi dedicati e per sistemi ad alte prestazioni, con particolare interesse alle architetture multi/many-cores e l'ottimizzazione delle applicazioni considerando aspetti di calcolo approssimato. Gianluca è un membro attivo della comunità scientifica e fa parte regolarmente del comitato di programma e organizzativo di conferenze e workshop internazionali, oltre che reviewer nelle principali riviste di settore. È stato membro, revisore e anche chair di consigli di valutazione internazionali quali l'accademia di Finlandia, l'agenzia di ricerca nazionale Francese e il ministero dell'educazione di Singapore. Dal 2003, è stato autore di oltre 100 articoli internazionali presentati o apparsi anche nelle sedi più prestigiose del suo ambito di ricerca e ha continue collaborazioni con diverse delle principali compagnie di settore, centri di ricerca e università in tutto il mondo.